



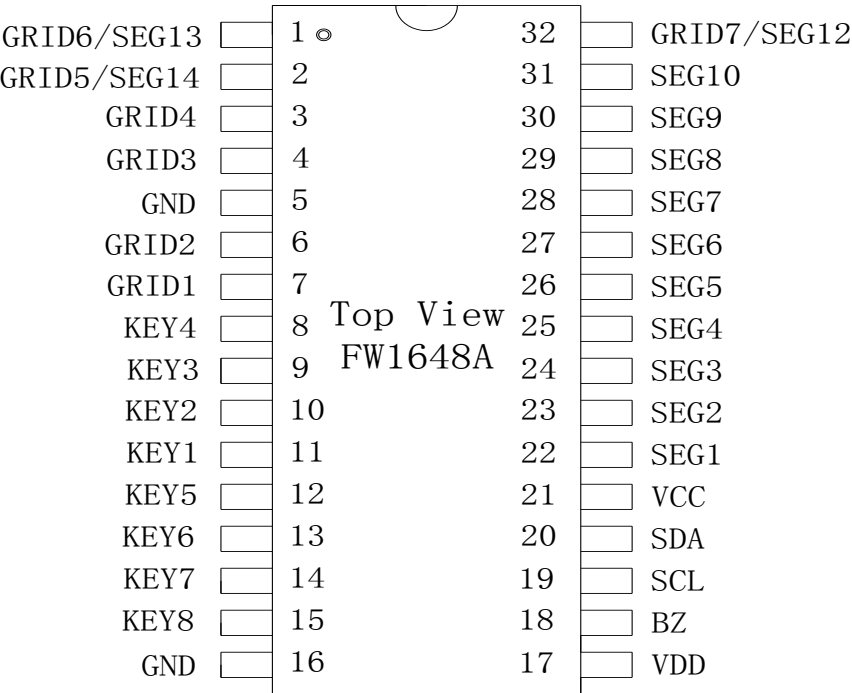
1. 特性描述

FW1648A是一种具有 8 个触摸按键扫描功能的LED数码管驱动控制IC。该芯片具有较高的集成度，仅需极少的外部组件便可实现触摸按键的检测。芯片内部集成有MCU数字接口、数据锁存器、按键扫描、LED驱动和有源蜂鸣器驱动等电路，具有高电源电压抑制比，可减少按键检测错误的发生，具有自动校准功能，抗电压波动等特性。主要适用于电磁炉、触摸显示等方案。本产品性能优良，质量可靠。

2. 功能特点

- 自动校准功能
- 内置驱动有源蜂鸣器控制程序
- 最长按键输出时间检测
- 具备抗电压波动功能
- 支持标准I2C通信方式
- 外接电容调整灵敏度
- 采用CMOS工艺
- 多种显示模式（10 段×7 位 ~ 13 段×4 位）
- 辉度调节电路（8 级占空比可调）
- 振荡方式：内置RC振荡
- 内置上电复位电路
- 内置数据锁存电路
- 内置针对LED反偏漏电导致暗亮问题优化电路
- 抗干扰能力强
- 封装形式：SOP32

3. 管脚排列





4. 管脚功能

引脚名称	引脚序号	I/O	功能说明
GRID6/SEG13 ~ GRID5/SEG14	1~2	0	段/位复用输出, 只能选段或位输出
GRID4~GRID3	3~4	0	位输出, N管开漏输出, 内置 2.7K Ω 上拉电阻
GRID2~GRID1	6~7	0	位输出, N管开漏输出, 内置 2.7K Ω 上拉电阻
GND	5, 16	--	逻辑电源负极
Key4~Key1	8~11	I	触摸按键输入口 (未使用需接地)
Key5~Key8	13~15	I	触摸按键输入口 (未使用需接地)
VDD	17	--	逻辑电源正极
PA7/BZ	18	0	有源蜂鸣器驱动
PA2/SCL	19	I	I2C通讯时钟输入
PA0/SDA	20	I/O	I2C通讯数据输入/输出
VCC	21	--	逻辑电源正极
SEG1~SEG10	22~31	0	段输出, P管开漏输出, 内置 4K Ω 下拉电阻
GRID7/SEG12	32	0	段/位复用输出, 只能选段或位输出



集成电路系静电敏感器件, 在干燥季节或者干燥环境使用容易产生大量静电, 静电放电可能会损坏集成电路, 富微电子建议采取一切适当的集成电路预防处理措施, 不正当的操作焊接, 可能会造成 ESD 损坏或者性能下降, 芯片无法正常工作。

4.1. 极限工作条件

参数名称	参数符号	极限值	单位
电源电压	V _{DD}	-0.3~+6.5	V
输入电压范围	V _{IN}	-0.3~V _{DD} +0.3	V
工作温度范围	T _{opr}	-40~+85	°C
保存温度范围	t _{stg}	-50~+125	°C
总功耗		500	mW

(1) 芯片长时间工作在上述极限参数条件下, 可能造成器件可靠性降低或永久性损坏, 富微电子不建议实际使用时任何一项参数达到或超过这些极限值。

(2) 所有电压值均相对于系统地测试

4.2. 推荐工作条件

在 Ta=+25°C 下测试, 除非另有说明			FW1648A			单位
参数名称	参数符号	测试条件	最小值	典型值	最大值	
电源电压	V _{DD}	--	-	5	-	V
工作温度	T _a	—	-40	—	+85	°C
工作结温	T _j	—	-50	—	+125	°C



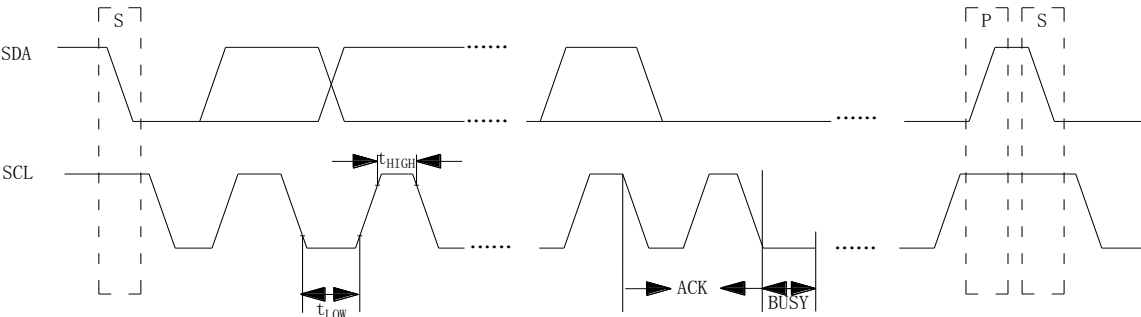
5. 芯片参数

5.1. 电气特性

在 Ta=+25℃下测试，VDD=5V, 除非另有说明			FW1648A			单位
参数名称	参数符号	测试条件	最小值	典型值	最大值	
SCL/SDA引脚高电平输入电压	VIH	VDD=5V	3.5	—	5	V
		--	0.7VDD	—	VDD	
SCL/SDA引脚低电平输入电压	VIL	VDD=5V	0	—	1.5	V
		--	0	—	0.2VDD	
BZ蜂鸣器驱动电流	IBZ	VDD=3V	—	—	20	mA
		VDD=5V	—	—	50	mA
高电平输出电流	Ioh1	SEG1~SEG10, Vo = VDD -3V	20	35	60	mA
低电平输入电流	IOL	GRID1~GRID7 Vo=0.3V	80	120	—	mA

5.2. 开关特性

在 Ta=+25℃下测试，VDD=2.5V~5.5V, 除非另有说明			FW1648A			单位
参数名称	参数符号	测试条件	最小值	典型值	最大值	
最长按键保持时间	tKH	--	60	64	68	s
Start位低电平时间	TSTART	--	—	—	tNS	s
SCL低电平时间	TLOW	--	5	—	—	us
SCL高电平时间	THIGH	--	5	—	—	us
ACK最短时间	ACK	--	10	—	—	us
BUSY最短时间	BUSY	--	10	—	—	us



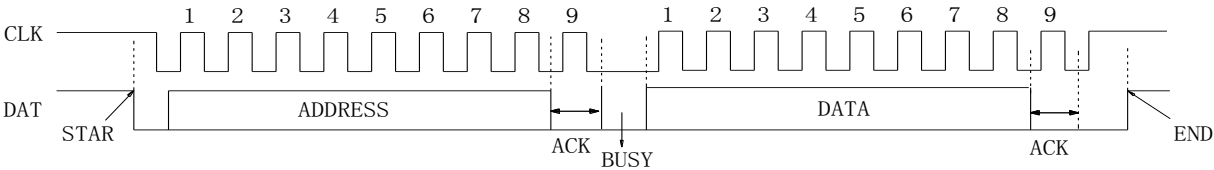
6. IIC通讯方式说明

FW1648A提供了从机I2C通信接口 (Slave),支持与标准I2C匹配的总线协议。FW1648A的通信地址为 0xA0。主控可以读取触摸按键状态信息，也可以写入驱动数码管显示的数据和驱动蜂鸣器的数据。I2C的速率支持标准模式 100KHZ。

读取按键信息后，至少间隔 10ms以上，才能再次读取按键信息。

写入显示数据至少间隔 1ms，写入其他数据后至少间隔 200us，才能再次写入数据到FW1648A中。

I2C的时序图：





从机忙碌：
一字节数据(8bit +ACK)完成后，从机开始处理数据(从机忙碌)，无法接收下一字节数据，此时从机将SCL拉低，主机需等待SCL为高电平时才可以继续进行数据传送。

I2C数据格式：
FW1648A芯片支持单个数据读出。Write Slave Address为0xA0, Read Slave Address为0xA1, Address为所读取的寄存器地址，DATA1 即为读取的数据。读出一个数据格式为：

Start	Write Slave Address	^A C K	Address	^A C K	Start	Read Slave Address	^A C K	DATA1	^{NA} CK	Stop
-------	---------------------	------------------------	---------	------------------------	-------	--------------------	------------------------	-------	---------------------	------

主机对FW1648A芯片写入数据，支持单个数据写入或多个数据连续写入。写入多个数据的格式为：

Start	Write Slave Address	^A C K	Address	^A C K	DATA1	^A C K	DATA2	^A C K	...	DATAN	^A C K	Stop
-------	---------------------	------------------------	---------	------------------------	-------	------------------------	-------	------------------------	-----	-------	------------------------	------

为了减少由于接收错误时钟源而产生的I2C 锁定问题，FW1648A提供了超时功能。在约 63ms内如果I2C 总线未接收到时钟源，则I2C电路和寄存器将会复位。
超时计数器在I2C 总线接收到“START”信号和“地址匹配”条件时，超时计数器开始计数，并在SCL 下降沿处清零。在下一个SCL 下降沿来临之前，如果等待时间大于I2CTOC 寄存器设定的超时时间，则会发生超时现象。当I2C “STOP”条件发生时，超时计数器将停止计数。
IIC超时可能会导致转发的数据出现异常，故使用时需避免出现IIC超时的现象产生。

7. 功能说明

7.1. 寄存器说明

外部MCU通过I2C访问寄存器，可以读取触摸按键状态信息、写入显示命令和数据、驱动蜂鸣器发出声音、进入和唤醒休眠模式。FW1648A寄存器功能说明：

序号	FW1648A 寄存器地址	R/W	初始值	功能说明
1	0xBD	W	0x00	显示模式设置
2	0xBE	W	0x40	数据读写及地址增加模式设置
3~16	0xC0 ~ 0xCD	W	0x00	显示内容设置
4	0xBF	W	0x00	显示开关及亮度设置
19	0xCE	W	0x00	蜂鸣器响声时间设置
20	0xCF	W	0x00	休眠模式设置
21	0xF0	R	0x00	触摸按键寄存器

(注：W为寄存器可写入，R为寄存器可读取)

(1) FW1648A中的寄存器0xBD用来设置段和位的个数(4~7 位, 10~13 段)。当该指令被执行时, 显示被强制关闭。在显示模式不变时,显存内的数据不会被改变,显示控制命令控制显示开关。在上电时, 默认显示模式为7位10段。如果无需改变位段模式，则此寄存器无需写入。

B7 ^{MSB}	B6	B5	B4	B3	B2	B1	B0 ^{LSB}	显示模式
0	0	无关项, 填 0				0	0	4 位 13 段
0	0					0	1	5 位 12 段
0	0					1	0	6 位 11 段
0	0					1	1	7 位 10 段

(2) FW1648A中的寄存器0xBE用来设置数据的读写和地址增加模式, B1和B0位不允许设置01或11。



带触摸按键的 LED 驱动 IC FW1648A

因显示数据的存储采用了地址自加模式，必须设置为0x40。FW1648A在初始化时已设置为0x40，故无需再次写入。

MSB				LSB				功能	说明
B7	B6	B5	B4	B3	B2	B1	B0		
0	1	无关项, 填 0				0	0	数据读写模式设置	写数据到显示寄存器
0	1					1	0		读键扫数据
0	1				0			地址增加模式设置	自动地址增加
0	1				1				固定地址
0	1			0				测试模式设置(内部使用)	普通模式
0	1			1					测试模式

(3) FW1648A中的寄存器0xC0~0xCD用来设置起始显示地址和显示内容数据。有效地址最多为14位(C0H-CDH)。例如发送0xC0和14字节的显示内容，则显示地址C0-CD显示内容依次为此14字节的数据。

MSB				LSB				显示地址
B7	B6	B5	B4	B3	B2	B1	B0	
1	1	无关项, 填 0		0	0	0	0	C0H
1	1			0	0	0	1	C1H
1	1			0	0	1	0	C2H
1	1			0	0	1	1	C3H
1	1			0	1	0	0	C4H
1	1			0	1	0	1	C5H
1	1			0	1	1	0	C6H
1	1			0	1	1	1	C7H
1	1			1	0	0	0	C8H
1	1			1	0	0	1	C9H
1	1			1	0	1	0	CAH
1	1			1	0	1	1	CBH
1	1			1	1	0	0	CCH
1	1			1	1	0	1	CDH

(4) FW1648A中的寄存器0xBF, 用来设置显示的开关以及显示亮度调节。共有8级辉度可供选择进行调节。

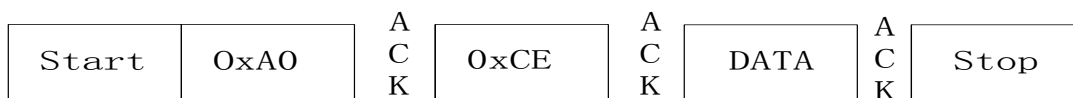
MSB				LSB				功能	说明
B7	B6	B5	B4	B3	B2	B1	B0		
1	0	无关项, 填 0			0	0	0	消光数量设置	设置脉冲宽度为 1/16
1	0				0	0	1		设置脉冲宽度为 2/16
1	0				0	1	0		设置脉冲宽度为 4/16
1	0				0	1	1		设置脉冲宽度为 10/16
1	0				1	0	0		设置脉冲宽度为 11/16
1	0				1	0	1		设置脉冲宽度为 12/16
1	0				1	1	0		设置脉冲宽度为 13/16
1	0				1	1	1		设置脉冲宽度为 14/16
1	0			0				显示开关设置	显示关
1	0			1					显示开

(5) FW1648A中的寄存器 0xCE, 用来设置有源蜂鸣器的驱动时间。FW1648A内置有源蜂鸣器驱动控制程序。外部MCU通过对寄存器 0xCE写入数据可打开蜂鸣器。蜂鸣器的驱动时间有 255 级调节，通过改



变DATA值实现级数调节（写入数值范围：0x00-0xFF）。每级蜂鸣时间为 40ms。

IIC通信格式示意如下：



(6) FW1648A中的寄存器 0xCF, 用来设置芯片的休眠模式。芯片具有两种工作模式，休眠模式和正常工作模式。

进入休眠有两种方式：一是上电后 8S 无按键按下进入休眠；二是 IIC 通信，向寄存器 0xCF 写入 0x01，大约 1S FW1648A 进入休眠。

唤醒休眠有两种方式：一是有按键被触摸会唤醒休眠；二是IIC通信，正确的IIC通信格式会立刻唤醒休眠。唤醒休眠的写操作若为FW1648A向外带显示芯片的转发内容，则会被转发；正确的IIC读操作则会得到当前按键触摸信息。

(7) FW1648A中的寄存器0xF0, 用来用作IIC读取按键触摸数据的寄存器。Bit7~Bit0用于指示相应的触摸按键Key8~Key1是否被触摸。（注：若所读寄存器不为0xF0，则返回值为0xFF。）

读取格式如下：



(Write Slave Address为 0xA0, Read Slave Address为 0xA1)

Bit0: Key1 状态 (1 = 触摸, 0= 未触摸)

Bit1: Key2 状态 (1 = 触摸, 0= 未触摸)

Bit2: Key3 状态 (1 = 触摸, 0= 未触摸)

Bit3: Key4 状态 (1 = 触摸, 0= 未触摸)

Bit4: Key5 状态 (1 = 触摸, 0= 未触摸)

Bit5: Key6 状态 (1 = 触摸, 0= 未触摸)

Bit6: Key7 状态 (1 = 触摸, 0= 未触摸)

Bit7: Key8 状态 (1 = 触摸, 0= 未触摸)

7.2. 最长按键持续时间说明

为尽量减少如不小心碰到感应电极等此类的无意按键检测，芯片内部设置了最长按键持续时间功能。当某个触摸按键按下时，内部定时器开始计时，一旦按键按下的时间过长，超过大约 64s后，触摸芯片会忽略该被触摸键的状态，重新校准来获取新的基准值，同时输出状态重置为初始状态。

7.3. 自动校准功能说明

上电后，芯片会进行初始化，取得第一次基准值，没有按键被按下，触摸芯片在固定的时间周期到后，将自动校准基准值，使得基准值可以根据外界环境进行动态的变化。

7.4. 灵敏度说明

灵敏度调整：在大多数应用中根据用户的需求调整触摸按键的灵敏度是一个非常重要的考虑因素。可通过改变PCB电极的大小及铺地面积(电极正下方)，或者改变绝缘材料的厚度调整敏感度。同时FW1648A提供了触摸输入引脚上外加电容的方式来调整不同的灵敏度需求。

7.5. FW1648A驱动数码管显示

(1) 驱动共阴数码管：

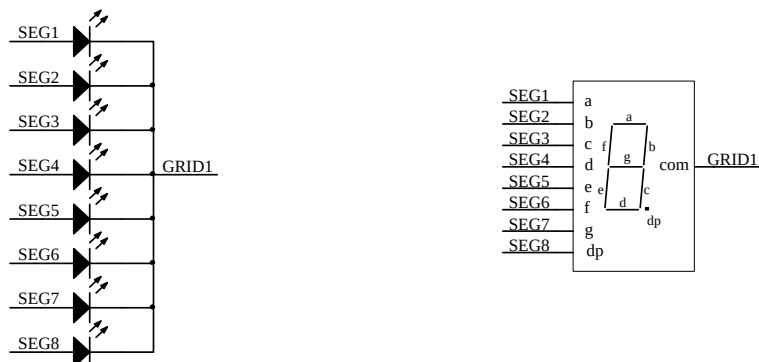


图 (7)

图7给出共阴极数码管的连接示意图, 如果让该数码管显示“0”, 只需要向C0H (GRID1) 地址中从低位开始写入0x3F数据即可, 此时00H 对应每一个SEG1~SEG8的数据如下表格。

SEG8	SEG7	SEG6	SEG5	SEG4	SEG3	SEG2	SEG1	
0	0	1	1	1	1	1	1	GRID1 (C0H)
B7	B6	B5	B4	B3	B2	B1	B0	

(2) 驱动共阳极数码管：

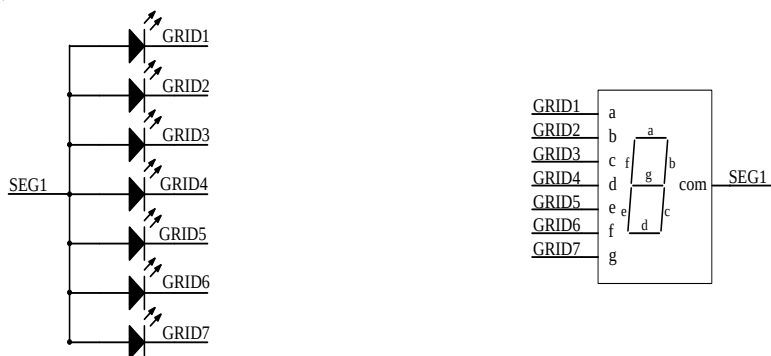


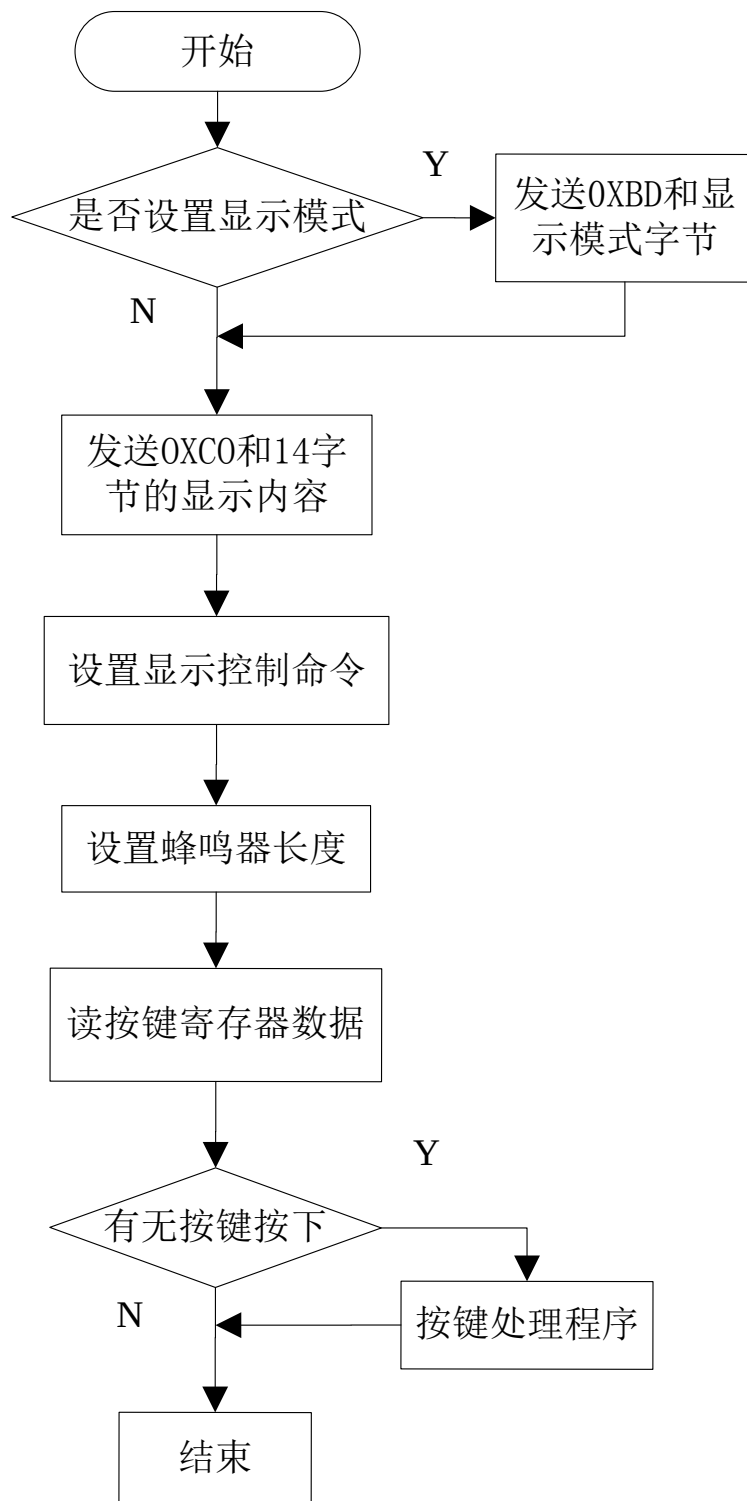
图 (8)

图8给出共阳极数码管的连接示意图, 如果让该数码管显示“0”, 要向地址单元C0H (GRID1)、C2H (GRID2)、C4H (GRID3)、C6H (GRID4)、C8H (GRID5)、CAH (GRID6) 里面分别写数据01H, 其余的地址CCH (GRID7) 单元全部写数据00H。每一个SEG1~SEG8对应的数据如下表格。

SEG8	SEG7	SEG6	SEG5	SEG4	SEG3	SEG2	SEG1	
0	0	0	0	0	0	0	1	GRID1 (C0H)
0	0	0	0	0	0	0	1	GRID2 (C2H)
0	0	0	0	0	0	0	1	GRID3 (C4H)
0	0	0	0	0	0	0	1	GRID4 (C6H)
0	0	0	0	0	0	0	1	GRID5 (C8H)
0	0	0	0	0	0	0	1	GRID6 (CAH)
0	0	0	0	0	0	0	0	GRID7 (CCH)
B7	B6	B5	B4	B3	B2	B1	B0	

▲注意：无论是驱动共阴极数码管还是驱动共阳极数码管, SEG引脚只能接LED的阳极, GRID只能接LED的阴极, 不可反接。

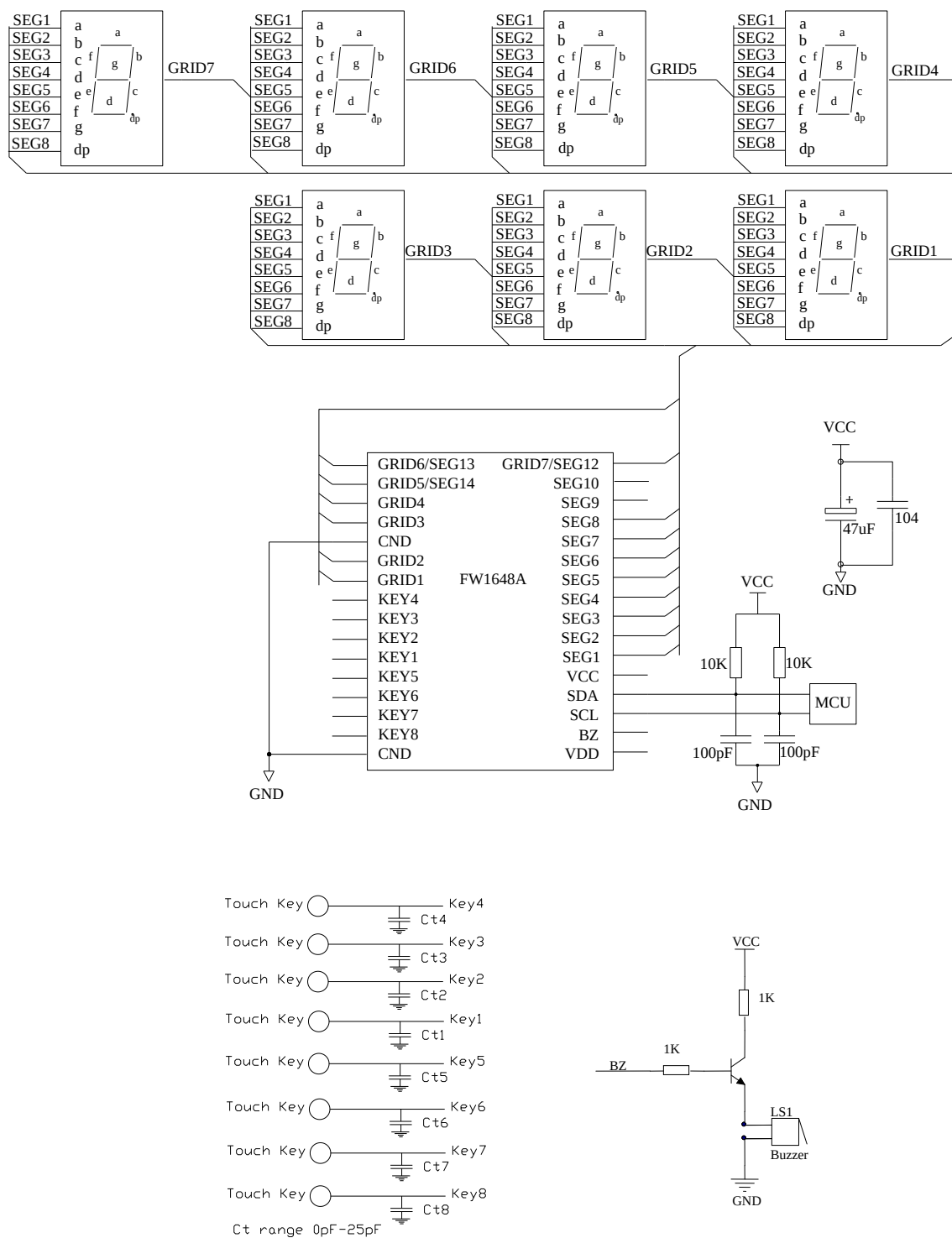
8. 程序设计流程图：





9. 应用电路图

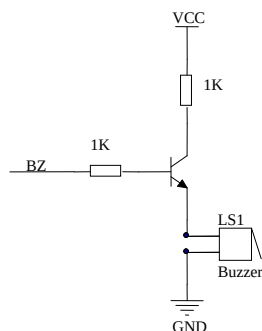
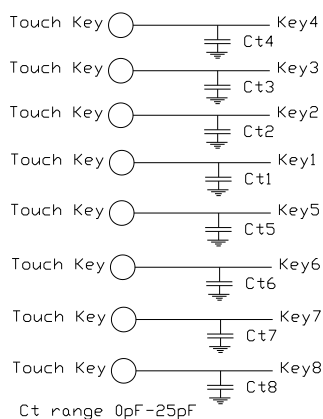
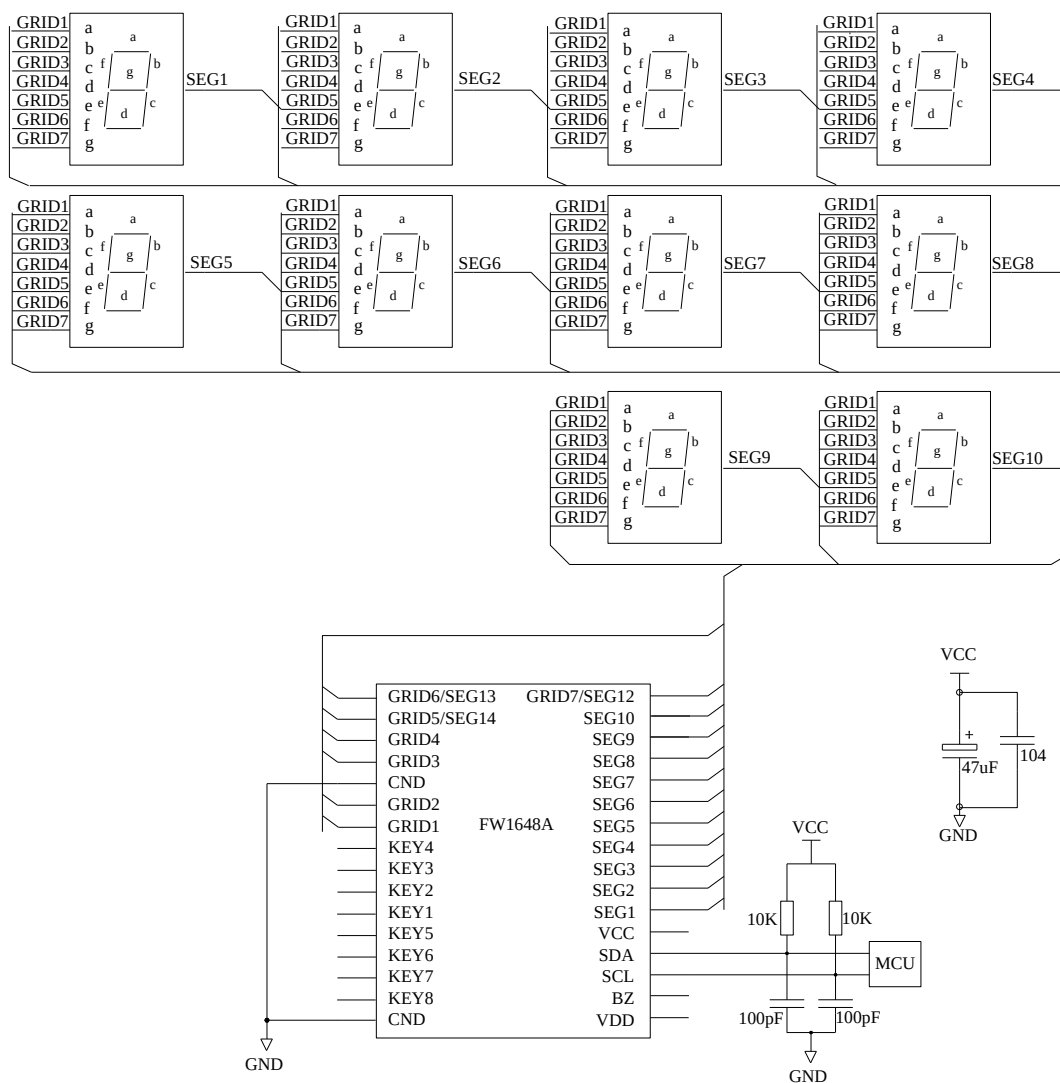
FW1648A驱动共阴数码屏硬件电路图





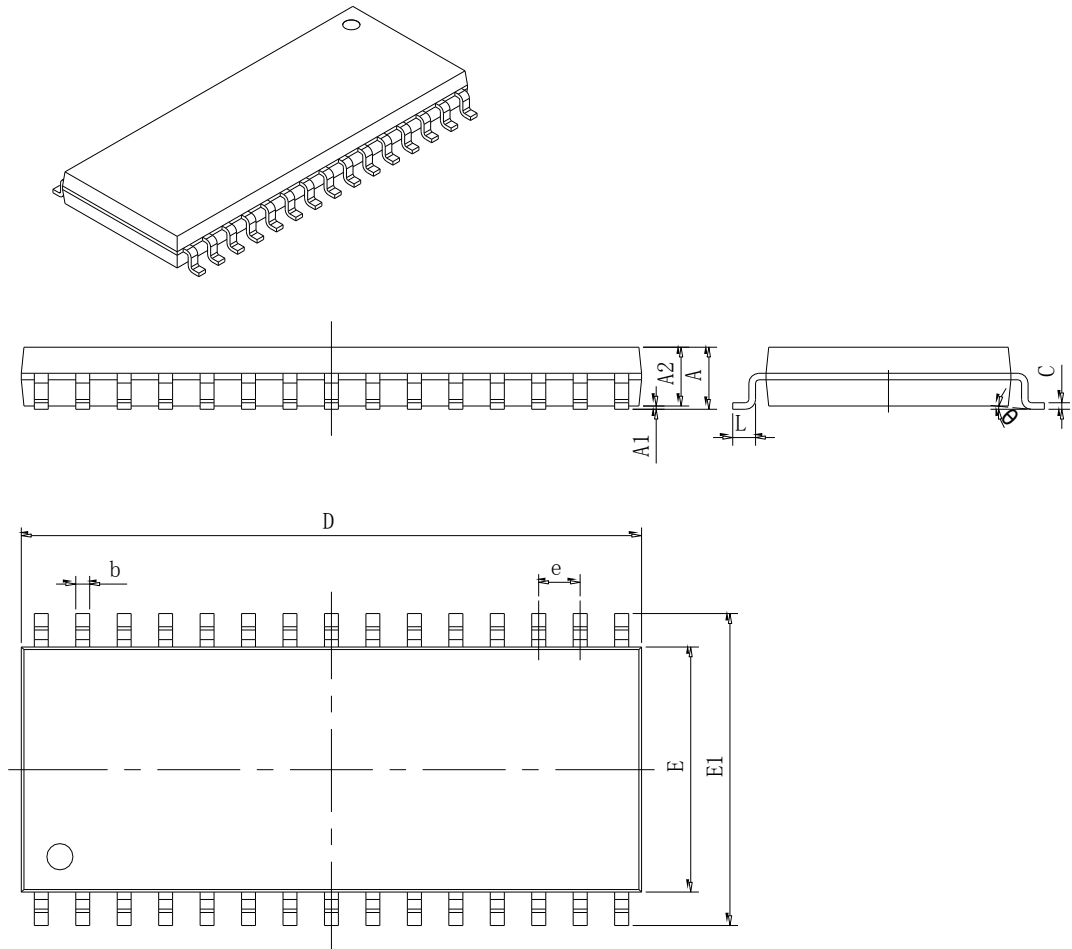
带触摸按键的 LED 驱动 IC FW1648A

FW1648A驱动共阳数码屏硬件电路图





10. SOP32 封装示意图



Symbol	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
A	2.24	2.59	0.088	0.102
A1	0.10	0.25	0.004	0.010
A2	2.14	2.34	0.084	0.092
b	0.30	0.50	0.012	0.020
c	0.20	0.30	0.008	0.012
D	20.88	20.98	0.822	0.826
E	7.42	7.62	0.292	0.300
E1	10.20	10.60	0.402	0.417
e	1.27TYP		0.050TYP	
L	0.55	0.95	0.022	0.037
θ	0°	8°	0°	8°

All specs and applications shown above subject to change without prior notice.
(以上电路及规格仅供参考，如本公司进行修正，恕不另行通知)