



用户手册

3通道LED恒流驱动IC

FW1903S

V1.2

特性描述

FW1903S是单线三通道LED恒流驱动控制专用电路，内部集成有MCU单线数字接口、数据锁存器、LED恒流驱动、PWM辉度控制等电路，可通过输入和输出数字接口级联，外部控制器只需单线即可对芯片进行控制。每个OUT驱动端口输出的PWM辉度值可通过命令单独设置并且有 256 级辉度可调，本产品性能优良，质量可靠。

功能特点

- OUT输出端口耐压 24V
- VCC电压支持 24V
- 固定恒流输出 14mA
- PWM辉度控制电路，256 级辉度可调
- 单线串行级联接口
- 振荡方式：内置振荡并根据数据线上信号进行时钟同步，在接收完本单元的数据后能自动将后续数据再生并通过数据输出端发送至下级，信号不随级联变远而出现失真或衰减
- 内置上电复位电路，上电不亮光
- 数数据传输速率可达 800Kbps
- 封装形式：SOT23-8

内部结构框图

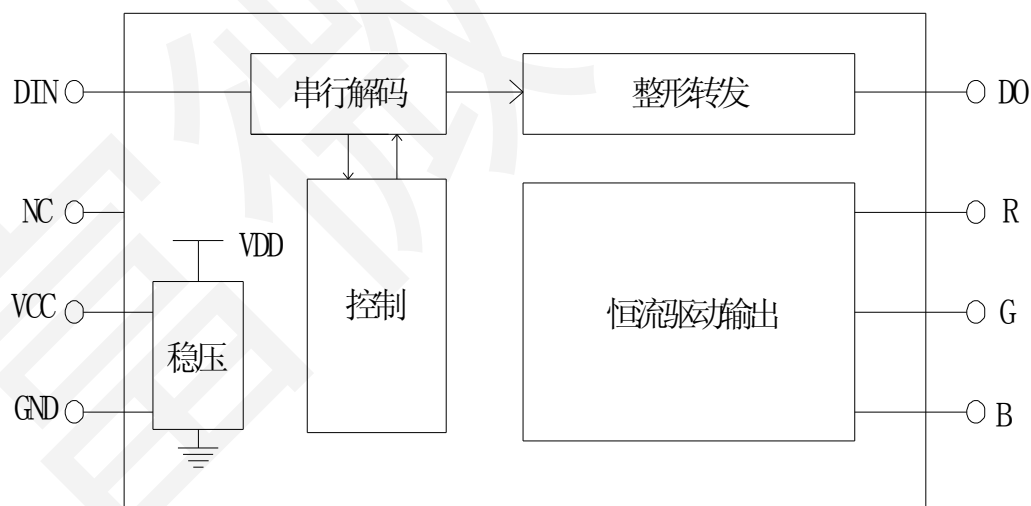


图 1

管脚排列

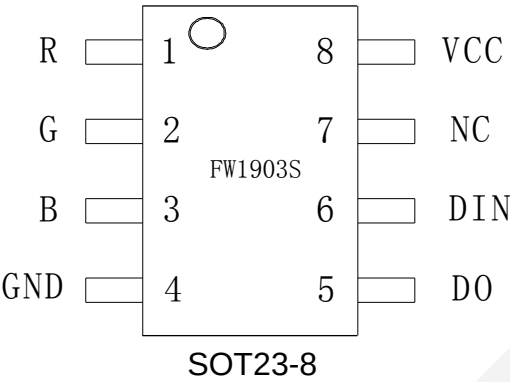


图2

管脚功能

引脚名称	SOT23-8 引脚序号	I/O	功能说明
DIN	6	I	数据输入
NC	7	I	悬空未用
DO	5	O	数据输出
GND	4	--	电源负极
OUTR/G/B	1、2、3	O	N管开漏，恒流输出
VDD	8	--	电源正极

输入输出等效电路

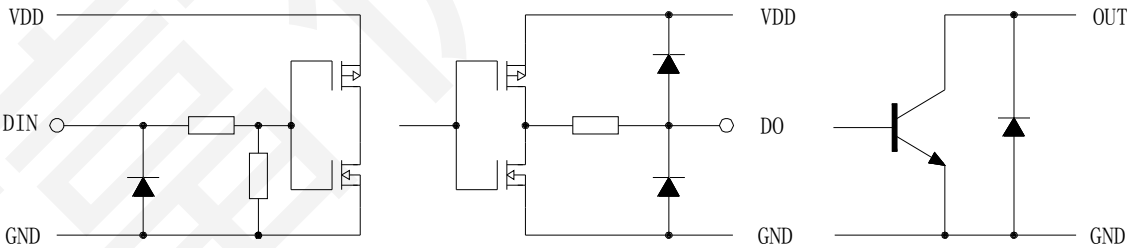


图3



集成电路系静电敏感器件，在干燥季节或者干燥环境使用容易产生大量静电，静电放电可能会损坏集成电路，富微电子建议采取一切适当的集成电路预防处理措施，不正当的操作和焊接，可能会造成 ESD 损坏或者性能下降，芯片无法正常工作。

极限参数

参数名称	参数符号	极限值	单位
逻辑电源电压	VCC	24	V
DIN	Vin	-0.4~5.5	V
OUT 端口电压	Vout	-0.4~24	V
工作温度范围	Topr	-40~+85	°C
储存温度范围	Tstg	-55~+150	°C
静电 ESD	人体模式 (HBM)	4000	V

(1) 以上表中这些等级, 芯片在长时间使用条件下, 可能造成器件永久性伤害, 降低器件的可靠性。我们不建议在其它任何条件下, 芯片超过这些极限参数工作;

(2) 所有电压值均相对于系统地测试。

推荐工作条件

在-40~+85°C下测试, 除非另有说明			FW1903S			单位
参数名称	参数符号	测试条件	最小值	典型值	最大值	
电源电压	VCC		10	24	27	V
DIN 端口电压	Vin	VCC=24V, DIN 串接 1KΩ电阻		5	5.5	V
DO 端口电压	Vdo	VCC=24V, DO 串接 1KΩ电阻			4	V
OUT 端口电压	Vout	OUT=OFF			24	V

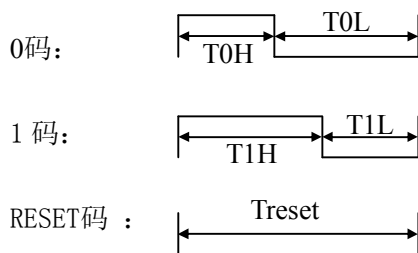
电气特性

在 VCC=10V~15V 及工作温度-40~+85°C下测试, 除非另有说明			FW1903S			单位
参数名称	参数符号	测试条件	最小值	典型值	最大值	
高电平输入电压	Vih	VCC=24.0V	3		VCC	V
低电平输入电压	Vil	VCC=24.0V	0		1.5	V
高电平输出电流	Ioh	VCC=24.0V, Vdo=3V		4.5		mA
低电平输出电流	Iol	VCC=24.0V, Vdo=0.4V		11.6		mA
输入电流	Iin	DIN 接 VCC		315		μA
静态电流	IDD	VCC=24.0V, GND=0V, 其他端口悬空	0.77	0.93	1.17	mA
OUT 输出电流	Iout	R, G, B=ON, Vout=3.0V		14		mA
OUT 输出漏电流	Iolk	R, G, B=OFF, Vout=24.0V			0.1	μA
通道间恒流误差	ΔIolc0	R, G, B=ON, Vout=3.0V			±3	%
芯片间恒流误差	ΔIolc1	R, G, B=ON, Vout=3.0V			±5	%
		Ta=25°C			250	

开关特性

在VCC=10.0~15V及工作温度-40~+85°C下测试, 典型值 VCC=24.0V, TA=+25°C, 除非另有说明			FW1903S			单位
参数名称	参数符号	测试条件	最小值	典型值	最大值	
数据速率	Fin			800		kHz
OUT PWM 输出频率	Fout	R, G, B		2.6		KHz
传输延迟时间	Tpzd	DIN→DO		300		ns
输入电容	Ci				15	pF

时序特性



参数名称	符号	测试条件	最小值	典型值	最大值	单位
输入0码, 高电平时间	T0h	VCC=24V GND=0V	320	360	400	ns
输入1码, 高电平时间	T1h		640	720	800	ns
输出0码, 高电平时间	T0h'		320	360	400	ns
输出1码, 高电平时间	T1h'		640	720	800	ns
0码或1码周期	T0/T1			1250		ns
Reset码, 低电平时间	Treset		200			μs

(1) 0 码或 1 码周期在 1.25μs (频率 800kHz) 至 2.5 μs (频率 400kHz) 范围内, 芯片均可正常工作, 但是 0 码和 1 码高电平时间必须符合上表中相应数值范围;

(2) 不需复位时, 字节之间的低电平时间不要超过 50 μs, 否则芯片可能复位, 复位后又重新接收数据, 无法实现数据正确传送。

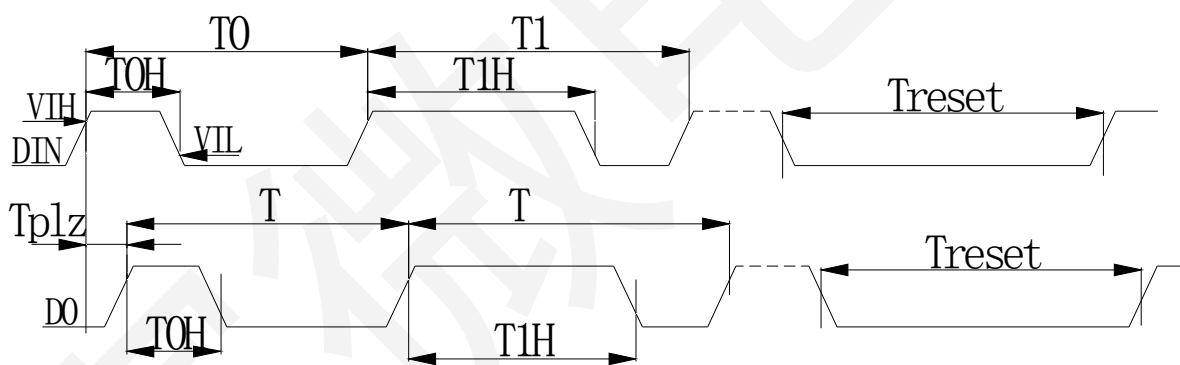


图4

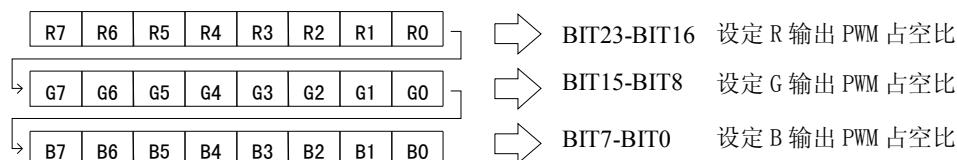
功能说明

本芯片采用单线通讯方式, 采用归零码的方式发送信号。芯片在上电复位以后, 接受DIN端送来的数据, 接收完24bit后, D0端口开始转发DIN端继续发来的数据, 为下个级联芯片提供输入数据。在转发数据之前, D0口一直为低电平。如果DIN输入RESET复位信号, 芯片将在复位成功后根据接收到24bit数据输出相对应PWM占空比, 且芯片重新等待接受新的数据, 在接收完开始的24bit数据后, 通过D0口转发数据, 芯片在没有接受到RESET信号前, R、G、B管脚原输出保持不变。

芯片采用自动整形转发技术, 信号不会失真衰减, 使得该芯片的级联个数不受信号传送的限制, 仅受限于刷屏速度的要求。

数据结构

芯片接收的PWM数据结构如下:



一组 24bit 数据控制一个芯片，其中每 8 个数据控制一个恒流输出。

PMW占空比从0到255连续可调，0的时候为关灯，255为最高辉度。24bit数据发送时由高位开始发起，按照RGB的顺序发送数据，每24位数据可以拆分为3个8位数据进行发送，但是需要注意的是每组数据之间的低电平时间不能超过50us的RESET信号时间，否则芯片会被复位，计算PWM占空比并且重新开始接收数据，则无法实现数据的正确传输。

数据接收和转发

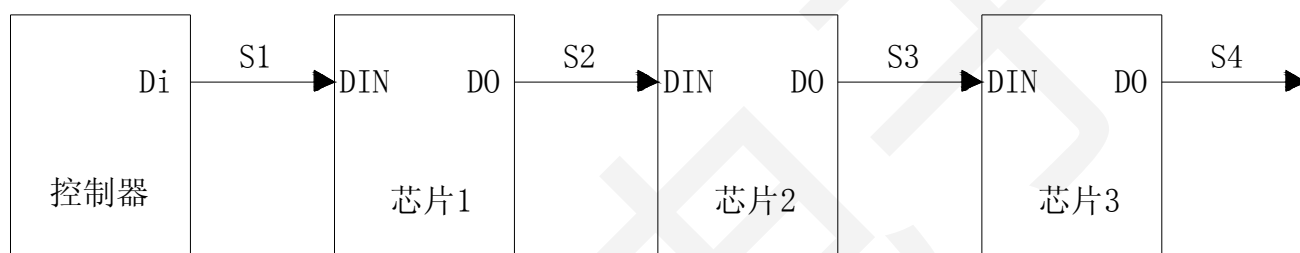


图5

其中D1为控制器S1端口发送的数据，S2、S3、S4为级联FW1903S转发的数据。

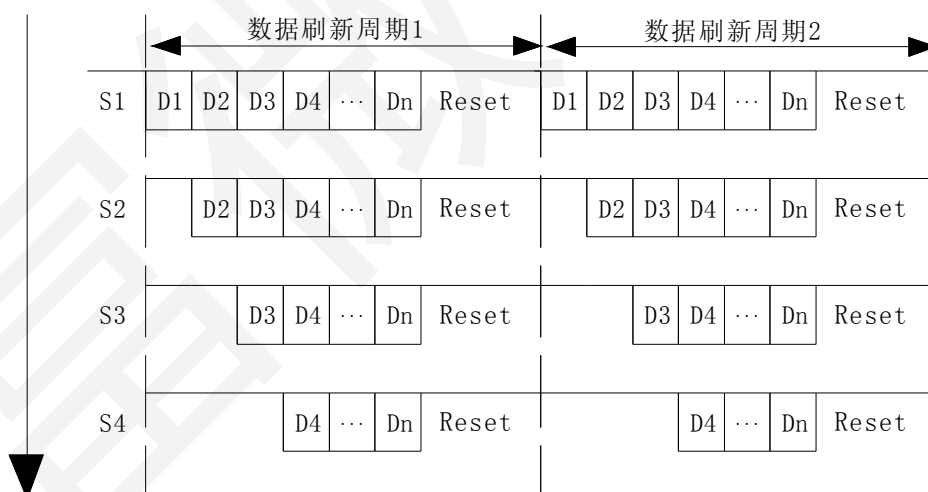


图6

芯片级联和数据传输并转发过程：控制器发来数据（D1），当芯片1接收完第一24bit，芯片1还没有转发数据（D2），接着控制器继续发来数据，芯片1再接收第二24bit，由于芯片1已经存有了第一24bit，因此，芯片1通过DO把第二24bit转发出去，芯片2接收芯片1转发来的数据（D2），此时，芯片2还没有转发数据（D3）；控制器继续发来数据，芯片1又把接收到的第三24bit转发到芯片2，由于芯片2也已经存有一个24bit，所以，芯片2又把第三24bit转发（D3），芯片3接收到第三24bit，此时如果控制器发送一个RESET低电平信号，所有芯片就会复位并把各自接收到的24bit数据解码后控制RGB端口输出，完成一个数据刷新周期。芯片又回到接收准备状态。

应用信息

1、如何计算数据刷新速率

据刷新时间是根据一个系统中级联了多少像素点来计算的，一组RGB通常为一个像素（或一段），一颗FW1903S芯片可以控制一组RGB。

按照正常模式计算：

1bit数据周期为 $1.25\mu s$ （频率 800KHz），一个像素数据包括R（8bit）、G（8bit）、B（8bit）共24bit，传输时间为 $1.25\mu s \times 24 = 30\mu s$ 。如果一个系统中共有 1000 个像素点，一次刷新全部显示的时间为 $30\mu s \times 1000 = 30ms$ （忽略Reset信号时间），即一秒钟刷新率为： $1 \div 30ms \approx 33Hz$ 。

以下是级联点数对应最高数据刷新率表格：

像素点数	正常模式	
	最快一次数据刷新时间(ms)	最高数据刷新率(Hz)
1~400	12	83
1~800	24	41
1~1000	30	33

如果系统对数据刷新率要求不高，则对级联像素点数量无要求，只要供电正常，理论上可用FW1903S 无限级联。

2、典型应用电路

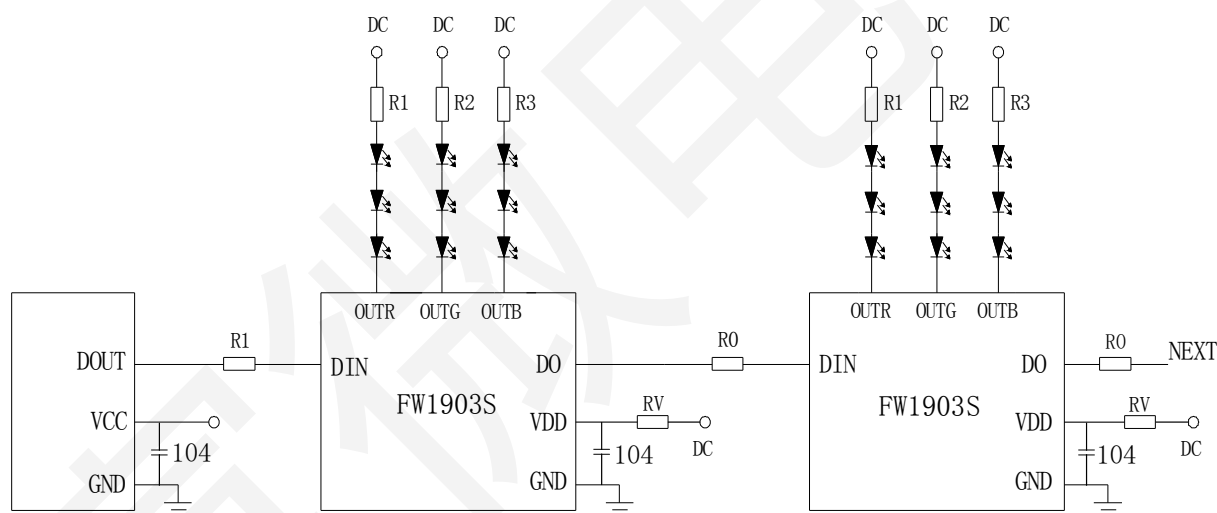


图7

RR, RG, RB, RW的阻值可根据OUT端口串接的LED个数来自行调节。R1与R0建议接100~200欧姆电阻作信号隔离用，防止下一级芯片损坏后对上一级造成影响。图中各芯片的104退耦电容不可缺少，且走线到芯片的VDD和GND脚应尽量短，以达到最佳的退耦效果，稳定芯片工作。

3、电源配置

FW1903S 可以配置为 DC10~24V 电压供电，但根据输入电压不同，应配置不同的电源电阻。

配置电阻典型值列表如下：

电源电压 (DC)	建议电源接口与 VDD 间串接电阻值
12V	1.5KΩ
24V	2.4KΩ

4、如何使FW1903S工作在最佳恒流状态

FW1903S为恒流驱动，根据恒流曲线可知，当OUT端口电压达到 1.1V就会进入恒流状态。但并非电

压越高越好，电压越高，芯片的功耗就越大，发热也越严重，降低整个系统的可靠性。建议OUT端口开通时电压在 1.2~3V之间较为合适，可以通过串接电阻的方式来降低OUT端口过高的电压。以下是选用电阻阻值的计算方式：

系统驱动电压：DC

单个LED导通压降：Vled

串联LED个数：n

恒流值：Iout

恒流时端口电压：1.5V

电阻：R

$$R = (DC - 1.5V - V_{led} \times n) \div I_{out}$$

例：系统供电：DC24V，单个LED导通压降：3V，串联LED个数：3，恒流值：14mA，根据上述公式计算可得：R = (24V - 1.5V - 3V × 3) ÷ 14 mA ≈ 960 Ω，只需在OUT端口串联960 Ω左右的电阻即可。

5、如何使用FW1903S扩流

FW1903S每个OUT端口恒定输出 14mA电流，如果用户需要扩大驱动电流，可将RGB三个OUT端口短接后使用，每短接一个OUT端口，最大恒流值将增加 14mA，将三个OUT端口全部短接后最大恒流值可达 42mA。此方法需软件同时配合控制，分别写三组寄存器值，即可实现精确的电流控制和较大的驱动电流。

恒流曲线

将FW1903S应用到LED产品设计上时，通道间甚至芯片间的电流差异极小，当负载端电压发生变化时，其输出电流的稳定性不受影响，恒流曲线如下图所示：

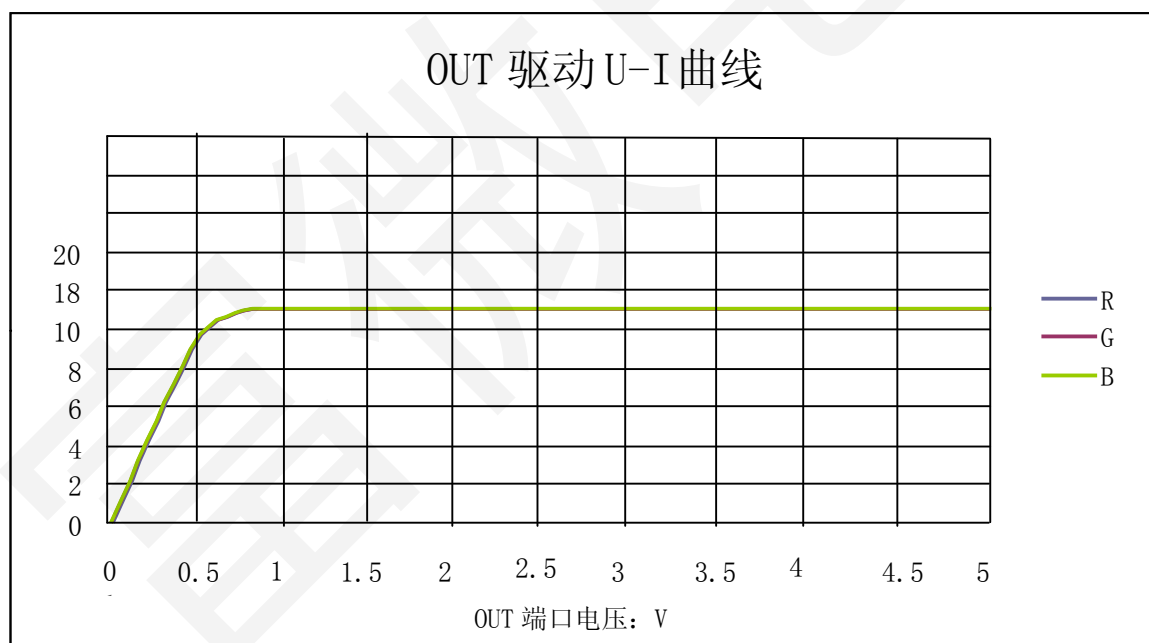
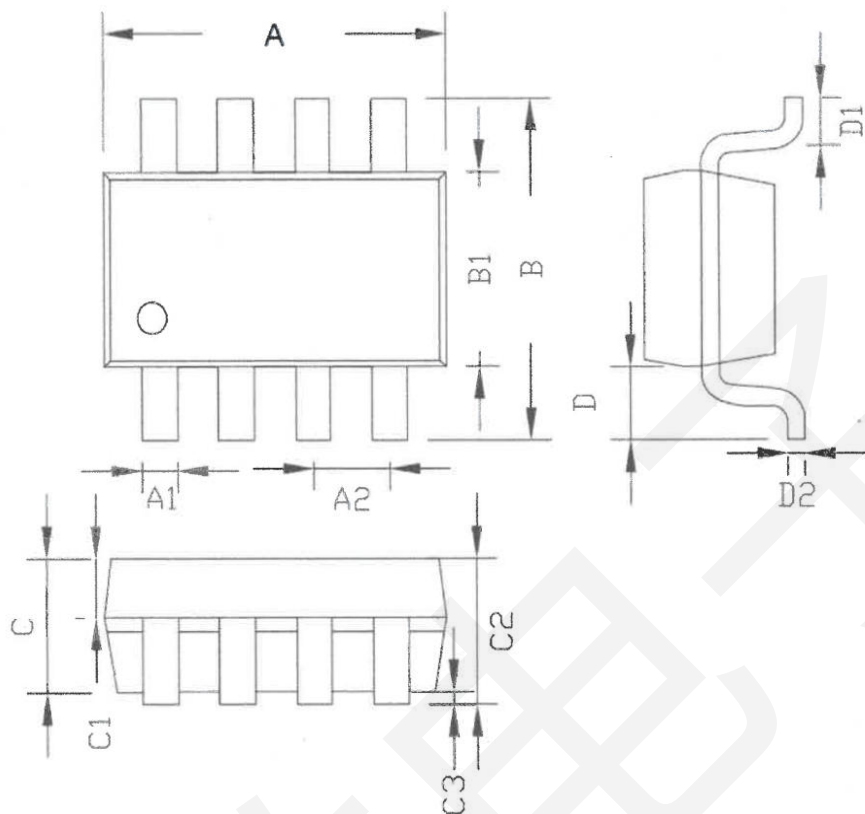


图8

封装示意图 SOT23-8



标注	表示	MIN	NOM	MAX
A	总长	3.20	3.25	3.30
A1	脚宽	0.30	0.35	0.40
A2	脚间距	0.8 TYP		
B	跨度	2.70	2.80	2.90
B1	胶体宽度	1.55	1.60	1.65
C1	上胶体厚度	0.60	0.65	0.70
C2	高度	1.20	1.25	1.30
C3	站高	0.00	/	0.15
C	胶体厚度	1.15	1.20	1.25
D1	脚长	0.32	0.40	0.48
D2	脚厚	0.12	0.17	0.22
D	单边长	0.5	0.6	0.7

All specs and applications shown above subject to change without prior notice.
(以上电路及规格仅供参考，如本公司进行修正，恕不另行通知)